アクティブディレイライン Active Delay Line AAD-ND

特　徴　高速ロジック対応でADM-NJの高性能化、微小な高精度のタイミング調整が可能

RoHS Compriant

仕様

組込ロジック
TTL 74S04 相当

電源電圧
DC 5.0V

消費電流
35mA typ.

Vccライン
バイパスキャパシタ内臓

オフセットディレイタイム
AAD7ND ～ AAD25ND
IN-1ピン間は ≒ 5nsです。
Rise Time 0.75V ～ 2.4V no loads

環境条件

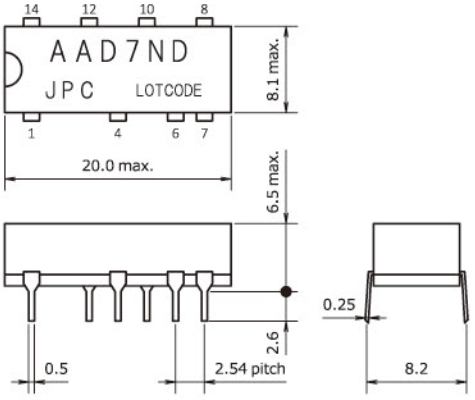
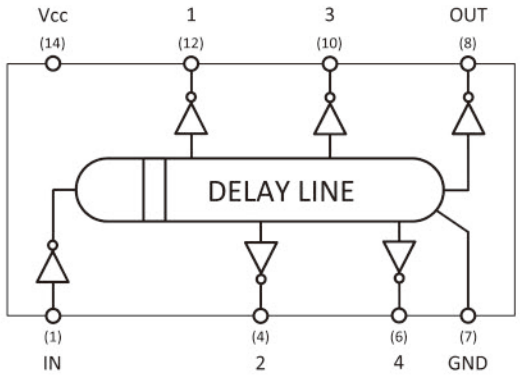
動作温度範囲
0℃ ～ +70℃

保存温度範囲
−20℃ ～ +85℃

電気的特性 ELECTRICAL SPECIFICATION Ta = 25℃

Part Name	Total Td [ns]	Tap to Tap Td[ns]	Rise Time [ns] Max.	MIN. Pulse Width [ns]
AAD7ND	7 ± 1	0.5 ± 0.2	3	10
AAD9ND	9 ± 1	1.0 ± 0.2	3	10
AAD11ND	11 ± 1	1.5 ± 0.2	3	10
AAD13ND	13 ± 1	2.0 ± 0.2	3	10
AAD15ND	15 ± 1.5	2.5 ± 0.2	3	10
AAD17ND	17 ± 1.5	3.0 ± 0.2	3	10
AAD19ND	19 ± 1.5	3.5 ± 0.5	3	10
AAD21ND	21 ± 2	4.0 ± 0.5	3	10
AAD23ND	23 ± 2	4.5 ± 0.5	3	10
AAD25ND	25 ± 2	5.0 ± 2	3	10
AAD50ND	50 ± 3	10 ± 3	3	20
AAD75ND	75 ± 3	15 ± 3	3	20
AAD100ND	100 ± 5	20 ± 3	3	20
AAD150ND	150 ± 7.5	30 ± 3	4	30
AAD200ND	200 ± 10	40 ± 4	4	40
AAD250ND	250 ± 12.5	50 ± 5	4	50
AAD500ND	500 ± 25	100 ± 7	4	100

外形図 Dimensions [mm] typ.



結線図 Connecting diagram