



特徴

電源電圧3.3V対応、3bit TTL I/O プログラマブルディレイライン



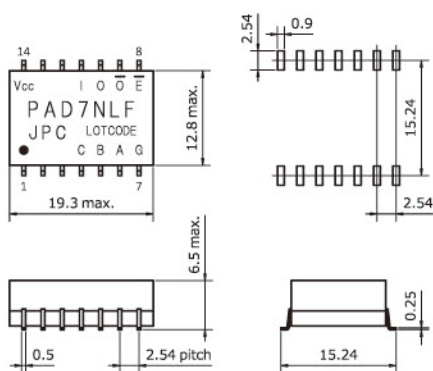
仕様

- 電源電圧**
+3.3V ± 5%
- 消費電流**
10mA typ.
- 入出力信号**
CMOS レベル
- ファンアウト**
10 TTL
- Rise Time**
1.5ns Max.
- Offset delay time**
6.8 ± 0.5ns
- 環境条件**
- 動作温度範囲**
0°C ~ +70°C
- 保存温度範囲**
-20°C ~ +85°C

電気的特性 ELECTRICAL SPECIFICATION Ta = 25°C

State	Address			Part Name					
	A	B	C	PAD7NLF	PAD14NLF	PAD17R5NLF	PAD35NLF	PAD70NLF	PAD140NLF
0	0	0	0	0	0	0	0	0	0
1	0	0	1	1 ± 0.2ns	2 ± 0.3ns	2.5 ± 0.5ns	5 ± 1ns	10 ± 1.5ns	20 ± 2ns
2	0	1	0	2 ± 0.2ns	4 ± 0.3ns	5.0 ± 0.5ns	10 ± 1ns	20 ± 1.5ns	40 ± 2ns
3	0	1	1	3 ± 0.2ns	6 ± 0.3ns	7.5 ± 0.5ns	15 ± 1ns	30 ± 1.5ns	60 ± 2ns
4	1	0	0	4 ± 0.2ns	8 ± 0.3ns	10.0 ± 0.5ns	20 ± 1ns	40 ± 1.5ns	80 ± 2ns
5	1	0	1	5 ± 0.2ns	10 ± 0.3ns	12.5 ± 0.5ns	25 ± 1ns	50 ± 1.5ns	100 ± 2ns
6	1	1	0	6 ± 0.2ns	12 ± 0.3ns	15.0 ± 0.5ns	30 ± 1ns	60 ± 1.5ns	120 ± 2ns
7	1	1	1	7 ± 0.2ns	14 ± 0.3ns	17.5 ± 0.5ns	35 ± 1ns	70 ± 1.5ns	140 ± 2ns

外形図 Dimensions [mm] typ.



結線図 Connecting diagram

