



特徴

5bit TTL I/O 32段階の遅延時間制御が可能、電源電圧 +5.0V/+3.3V対応

[PAD-NP]

仕様

電源電圧
+5.0V ± 5%

消費電流
90mA typ.

入出力信号
TTL 74S相当

Rise Time
4ns Max.

Offset delay time
12ns typ.

環境条件

動作温度範囲
0°C ~ +70°C

保存温度範囲
-20°C ~ +85°C

[PAD-NPL]

仕様

電源電圧
+3.3V ± 5%

消費電流
38mA typ.

入出力信号
CMOS レベル

Rise Time
4ns Max.

Offset delay time
13ns typ.

環境条件

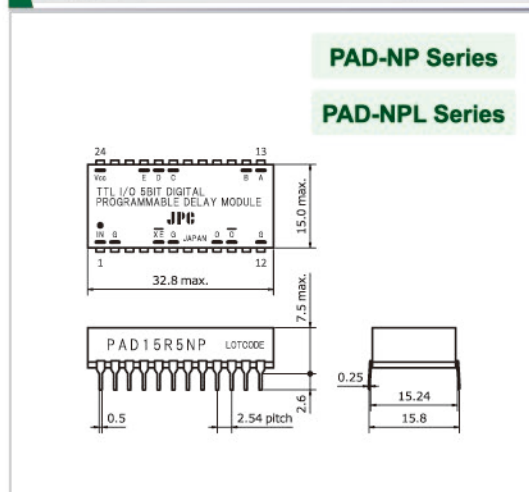
動作温度範囲
-40°C ~ +85°C

保存温度範囲
-55°C ~ +120°C

電気的特性 ELECTRICAL SPECIFICATION Ta = 25°C

State	Address					Part Name			
	A	B	C	D	E	PAD15R5NP	PAD31NP	PAD62NP	PAD155NP
						PAD15R5NPL	PAD31NPL	PAD62NPL	-
0	0	0	0	0	0	0	0	0	0
1	0	0	0	0	1	0.5 ± 0.1ns	1 ± 0.1ns	2 ± 0.1ns	5 ± 0.3ns
2	0	0	0	1	0	1.0 ± 0.1ns	2 ± 0.1ns	4 ± 0.1ns	10 ± 0.3ns
3	0	0	0	1	1	1.5 ± 0.1ns	3 ± 0.1ns	6 ± 0.1ns	15 ± 0.5ns
4	0	0	1	0	0	2.0 ± 0.1ns	4 ± 0.1ns	8 ± 0.1ns	20 ± 0.5ns
5	0	0	1	0	1	2.5 ± 0.1ns	5 ± 0.1ns	10 ± 0.1ns	25 ± 0.5ns
6	0	0	1	1	0	3.0 ± 0.2ns	6 ± 0.2ns	12 ± 0.2ns	30 ± 0.5ns
7	0	0	1	1	1	3.5 ± 0.2ns	7 ± 0.2ns	14 ± 0.2ns	35 ± 0.5ns
8	0	1	0	0	0	4.0 ± 0.2ns	8 ± 0.2ns	16 ± 0.2ns	40 ± 0.5ns
9	0	1	0	0	1	4.5 ± 0.3ns	9 ± 0.3ns	18 ± 0.3ns	45 ± 0.7ns
10	0	1	0	1	0	5.0 ± 0.3ns	10 ± 0.3ns	20 ± 0.3ns	50 ± 0.7ns
11	0	1	0	1	1	5.5 ± 0.3ns	11 ± 0.3ns	22 ± 0.3ns	55 ± 0.7ns
12	0	1	1	0	0	6.0 ± 0.3ns	12 ± 0.3ns	24 ± 0.3ns	60 ± 0.7ns
13	0	1	1	0	1	6.5 ± 0.3ns	13 ± 0.3ns	26 ± 0.3ns	65 ± 0.8ns
14	0	1	1	1	0	7.0 ± 0.3ns	14 ± 0.3ns	28 ± 0.3ns	70 ± 0.8ns
15	0	1	1	1	1	7.5 ± 0.3ns	15 ± 0.3ns	30 ± 0.3ns	75 ± 0.8ns
16	1	0	0	0	0	8.0 ± 0.3ns	16 ± 0.4ns	32 ± 0.4ns	80 ± 0.8ns
17	1	0	0	0	1	8.5 ± 0.3ns	17 ± 0.4ns	34 ± 0.4ns	85 ± 0.8ns
18	1	0	0	1	0	9.0 ± 0.3ns	18 ± 0.4ns	36 ± 0.4ns	90 ± 1.0ns
19	1	0	0	1	1	9.5 ± 0.3ns	19 ± 0.4ns	38 ± 0.4ns	95 ± 1.0ns
20	1	0	1	0	0	10.0 ± 0.3ns	20 ± 0.4ns	40 ± 0.4ns	100 ± 1.0ns
21	1	0	1	0	1	10.5 ± 0.3ns	21 ± 0.4ns	42 ± 0.4ns	105 ± 1.0ns
22	1	0	1	1	0	11.0 ± 0.3ns	22 ± 0.4ns	44 ± 0.4ns	110 ± 1.5ns
23	1	0	1	1	1	11.5 ± 0.3ns	23 ± 0.4ns	46 ± 0.4ns	115 ± 1.5ns
24	1	1	0	0	0	12.0 ± 0.5ns	24 ± 0.5ns	48 ± 0.5ns	120 ± 1.5ns
25	1	1	0	0	1	12.5 ± 0.5ns	25 ± 0.5ns	50 ± 0.5ns	125 ± 1.5ns
26	1	1	0	1	0	13.0 ± 0.5ns	26 ± 0.5ns	52 ± 0.5ns	130 ± 2.0ns
27	1	1	0	1	1	13.5 ± 0.5ns	27 ± 0.5ns	54 ± 0.5ns	135 ± 2.0ns
28	1	1	1	0	0	14.0 ± 0.5ns	28 ± 0.5ns	56 ± 0.5ns	140 ± 2.0ns
29	1	1	1	0	1	14.5 ± 0.5ns	29 ± 0.5ns	58 ± 0.5ns	145 ± 2.0ns
30	1	1	1	1	0	15.0 ± 0.5ns	30 ± 0.5ns	60 ± 0.5ns	150 ± 2.0ns
31	1	1	1	1	1	15.5 ± 0.5ns	31 ± 0.5ns	62 ± 0.5ns	155 ± 2.0ns
Tap to Tap Delay time						0.5 ± 0.1ns	1 ± 0.2ns	2 ± 0.2ns	5 ± 0.5ns

外形図 Dimensions [mm] typ.



結線図 Connecting diagram

